

【図 3】

従来の他の異方導電性樹脂を用いた基板へのフレキシブル基板の実装工程図である。

【図 4】

本発明の第 2 実施例を示す半導体素子の実装工程断面図である。

【図 5】

本発明の第 3 実施例を示す半導体素子の実装工程断面図である。

【符号の説明】

- | | |
|---------------------------|------------|
| 1 1, 3 1, 4 1 | 基板 |
| 1 2, 3 2, 4 2 | 基板配線 |
| 1 3, 3 3, 4 3 | 磁性膜 |
| 1 4, 3 6, 3 6', 4 6, 4 6' | 導電粒子 |
| 1 5, 4 7 | 半導体素子 |
| 1 6, 4 8 | 素子電極 |
| 1 7, 3 5 | 封止樹脂 |
| 3 4, 4 4 | 異方導電性樹脂 |
| 3 7 | フレキシブル基板 |
| 3 8 | フレキシブル基板配線 |
| 4 1 | ガラス基板 |
| 4 5 | 紫外線硬化樹脂 |